

FORMACIÓN • TALENTO HUMANO

C-TASC AIP y la UTP forman a 22 profesionales panameños en semiconductores y microelectrónica

El curso «Deep Dive #2 into Semiconductors», dictado por el especialista neerlandés Dr. Joop Bruines, cerró con una satisfacción de 4.6 sobre 5 y consolida la ruta de formación especializada que el país necesita para insertarse en la cadena global de valor de los chips.

Ciudad de Panamá, 7 de septiembre de 2026



Participantes del curso Deep Dive #2 junto al facilitador Dr. Joop Bruines, en el cierre de la jornada. Campus Central Dr. Víctor Levi Sasso, UTP.

40

horas académicas en 10
sesiones

22

profesionales
certificados

4.6/5

satisfacción general

+58

NPS de recomendación

El Centro de Tecnología Avanzada de Semiconductores (C-TASC AIP) y la Universidad Tecnológica de Panamá culminaron con éxito el Seminario Taller «Deep Dive #2 into Semiconductors», desarrollado del 3 al 14 de agosto de 2026 en el Salón Roberto Barraza del Campus Central Dr. Víctor Levi Sasso. La jornada, de 40 horas académicas distribuidas en diez sesiones, reunió a profesionales, docentes e investigadores del ecosistema nacional de tecnología.

El curso fue facilitado por el **Dr. Joop Bruines**, especialista de TNO (Países Bajos) con más de 35 años de experiencia en la industria de semiconductores. El programa recorrió la cadena completa de valor del sector: física de semiconductores, tecnología de procesos y diseño de circuitos integrados, empaquetado avanzado e integración heterogénea, fiabilidad, prueba y aseguramiento de la calidad.

De 63 personas inscritas, 34 asistieron a las sesiones y **22 profesionales obtuvieron su certificado** tras cumplir la asistencia mínima requerida. Cada certificado incluye al reverso el programa académico completo, como constancia verificable del contenido cursado.

“Excelente oportunidad, muchas gracias. Recibir un curso así de un experto internacional con más de 35 años de experiencia no tiene precio.”

Participante del curso · Encuesta de satisfacción

Evaluación de los participantes

La encuesta de cierre, respondida por 24 participantes, arrojó una satisfacción general de **4.6 sobre 5** y un puntaje de recomendación (NPS) de **+58.3**. Las dimensiones mejor evaluadas fueron el dominio del tema por parte del facilitador (4.79), la calidad del contenido (4.75) y los recursos empleados (4.75). Las tareas diarias de repaso —ocho cuestionarios entregados al cierre de cada jornada— obtuvieron 4.71, confirmando el valor de la metodología aplicada.

Entre las oportunidades de mejora, los participantes señalaron el interés de incorporar mayor componente práctico —laboratorios y simulaciones de diseño— y solicitaron continuidad con temas como diseño de semiconductores con software especializado, diseño de PCB multicapa, fotónica, computación cuántica y comercialización de chips. Estas señales orientarán el diseño del próximo Deep Dive.



Kick-off del curso.



Sesión de clase en progreso.



Entrega de certificados.

Una ruta de formación en construcción

Este curso es la segunda edición del formato Deep Dive, que inició en marzo de 2026. La continuidad del programa responde a la necesidad de preparar talento local calificado a medida que Panamá avanza en su posicionamiento dentro de la industria global de semiconductores, un sector en el que la formación técnica especializada es condición de entrada.

El C-TASC AIP agradece al Dr. Joop Bruines y a TNO por su disposición y rigor académico, a la Universidad Tecnológica de Panamá por la sede y el apoyo logístico, y a cada participante por el compromiso sostenido durante las diez sesiones.

SOBRE EL C-TASC AIP

El Centro de Tecnología Avanzada de Semiconductores (C-TASC AIP) es una asociación de interés público dedicada al desarrollo de capacidades nacionales en semiconductores y microelectrónica, mediante formación especializada, transferencia tecnológica y vinculación con la industria.



C-TASC AIP · UNIVERSIDAD TECNOLÓGICA DE PANAMÁ
PANAMÁ, 2026