Convocatoria AMP 2026 · Selección de empresas participantes

Programa AMP — Acelerando la Microelectrónica Panameña

C-TASC AIP · Subdirección de Vinculación y Transferencia Tecnológica

Una parte significativa de las empresas panameñas que incorporan electrónica en sus productos contrata el diseño de sus tarjetas en el exterior. El producto se comercializa desde Panamá, pero la capacidad técnica que lo hace posible permanece fuera del país. Cada iteración del diseño depende de un proveedor externo, sujeta a sus plazos y a sus prioridades, y la empresa queda en condiciones de comercializar el producto pero no de rediseñarlo por cuenta propia.

El Programa AMP tiene por objeto instalar esa capacidad de diseño en empresas panameñas del sector electrónico. Durante doce meses, cada empresa seleccionada desarrolla un proyecto propio de diseño electrónico, correspondiente a una necesidad real de su operación, con el acompañamiento de un equipo internacional de especialistas contratado por el C-TASC AIP. El resultado esperado no es un diseño terminado, sino la capacidad instalada en la empresa para desarrollar el siguiente de manera autónoma.

Lo que recibe la empresa seleccionada

Componente	Alcance	Aporte del C-TASC
Dos pasantes universitarios	Tiempo completo durante los bloques presenciales y dedicación principal, compatible con la continuación de sus estudios, el resto del programa, integrados al equipo de la empresa	USD 14,400
Consultoría internacional	Equipo de especialistas en arquitectura electrónica, diseño de PCB y firmware, con un bloque presencial de tronco común de una semana, un segundo bloque a mitad de programa, diagnóstico técnico inicial, acompañamiento remoto y revisiones formales de diseño	Incluido · más de 300 horas por empresa
Un profesor universitario	Tutoría de los pasantes, co-mentoría técnica y evaluación de competencias	Incluido
Licencias profesionales	Espacio de trabajo propio en plataforma profesional de diseño electrónico, con asientos de autor para su equipo	Incluido
Fondo de prototipado	Financiamiento para la fabricación y prueba de prototipos	Incluido, hasta USD 2,500
Propiedad intelectual	Asesoría en protección del resultado y certificaciones técnicas de estándar internacional	Incluido
Summits y Demo Day	Encuentros trimestrales entre las empresas del programa y jornada final de demostración ante el ecosistema	Incluido

El diseño, el producto y todos los derechos de propiedad intelectual pertenecen íntegramente a la empresa. Ni el C-TASC AIP, ni la universidad, ni el experto externo adquieren derecho alguno sobre ellos. El proyecto que la empresa presenta es confidencial.

Lo que aporta la empresa

Un proyecto propio	De su interés comercial, que desarrollará durante los doce meses

C-TASC AIP – Centro de Tecnología Avanzada de Semiconductores AIP
Edificio de Laboratorios de Investigación e Innovación (ELII), 2do piso – Campus Metropolitano Víctor Levi Sasso
Universidad Tecnológica de Panamá (UTP) – info@c-tasc.org.pa – www.c-tasc.org.pa – Tel. 524-8109

Un Ingeniero Líder	Perfil de ingeniería, antigüedad mínima de un año en la empresa, participación plena en las actividades estructuradas del programa, del orden de trescientas horas en los doce meses
Un aporte único	USD 5,000 a la firma del Memorando de Entendimiento. Sustituye los co-pagos dirigidos de licencias y de prototipado
Contratación	Al término del programa, al menos uno de los dos pasantes formados, por un mínimo de doce meses

Quién puede postular

Empresa constituida en Panamá y operando en el país, con al menos un año de operación verificable y equipo técnico propio. La subsidiaria panameña de una empresa extranjera puede postular si el equipo técnico del proyecto y la facturación del producto están en Panamá.

No se exige condición de becaria de la SENACYT, ni pertenencia a incubadora, centro de innovación, parque tecnológico o gremio alguno. Tampoco hay umbral de tamaño o de facturación.

La elegibilidad no se define por el sector en que la empresa opera, sino por el objeto del proyecto que presenta. Tres criterios acumulativos:

Objeto	El entregable central es el diseño de un sistema electrónico: tarjeta de circuito impreso, instrumentación embebida, IoT o sensores, o integración de módulos en un producto propio. Fuera de alcance: el diseño de circuitos integrados
Absorción	La empresa cuenta con la estructura técnica y comercial para sostener la capacidad instalada al terminar el programa
Continuidad	El producto pertenece a la línea de negocio de la empresa: lo comercializa o lo integra en su propia oferta

Una empresa cuya actividad declarada sea el desarrollo de software es elegible si su proyecto cumple los tres criterios; una empresa del sector electrónico no lo es si no los cumple.

Modalidad de empresa tractora

La empresa postulante puede presentar su proyecto en asociación con una empresa tractora: una empresa que tiene una necesidad no resuelta y que aporta esa necesidad, una carta de apoyo y, deseablemente, un aporte económico. La empresa tractora no postula y no recibe beneficio del programa. Postula la empresa de diseño, que es la única beneficiaria, y el producto y todos los derechos de propiedad intelectual pertenecen a ella.

Cuando la tractora realiza un aporte económico verificable, la postulante puede optar por ofrecerle una cláusula de exclusividad, limitada a doce meses desde el cierre certificado del programa y al territorio de la República de Panamá. La postulación con empresa tractora que no incorpora esa cláusula recibe cuatro puntos de bonificación.

Fechas y cómo se postula

Publicación de las bases	21 de septiembre de 2026
Período de consultas	Del 22 de septiembre al 2 de octubre
Respuestas a consultas	7 de octubre de 2026
Cierre de recepción	30 de octubre de 2026, 17:00 hora de Panamá
Adjudicación	3 de diciembre de 2026
Arranque del programa	Principios de enero de 2027
Plazas	Hasta cuatro, sujeto al mérito de las propuestas y a la disponibilidad

C-TASC AIP – Centro de Tecnología Avanzada de Semiconductores AIP
Edificio de Laboratorios de Investigación e Innovación (ELII), 2do piso – Campus Metropolitano Víctor Levi Sasso
Universidad Tecnológica de Panamá (UTP) – info@c-tasc.org.pa – www.c-tasc.org.pa – Tel. 524-8109

	presupuestaria
Cómo se postula	Un único archivo PDF con los anexos A a F, más un video de tres minutos por enlace no listado
Dónde	sara.solis@c-tasc.org.pa

> **Convocatoria de acceso abierto.** La selección se realiza exclusivamente por concurso, conforme a los criterios de elegibilidad y a la rúbrica de evaluación establecidos en las Bases, aplicados de manera uniforme a todas las propuestas recibidas. Las Bases, los formularios y la rúbrica se publican el 21 de septiembre de 2026 en el sitio del C-TASC AIP.

C-TASC AIP · Centro de Tecnologías Avanzadas en Semiconductores

Creado por Decreto Ejecutivo No. 7 del 30 de abril de 2024 · Universidad Tecnológica de Panamá, Campus Dr. Víctor Levi Sasso, Edificio ELII · Con el apoyo de la SENACYT

C-TASC AIP – Centro de Tecnología Avanzada de Semiconductores AIP
Edificio de Laboratorios de Investigación e Innovación (ELII), 2do piso – Campus Metropolitano Víctor Levi Sasso
Universidad Tecnológica de Panamá (UTP) – info@c-tasc.org.pa – www.c-tasc.org.pa – Tel. 524-8109